

# Persbericht

verum®

Waalre – 27 mei 2009

Tools for building  
mathematically  
verified software

ASD:Suite C code generator vrijgegeven

## De nieuwe C code generator levert foutloze software

Verum voegt MISRA en ANSI C code generator toe aan de ASD:Suite. De C code generator stelt embedded software ontwikkelaars in staat om foutloze software te bouwen voor automotive, consumenten electronica en andere in-product toepassingen. De nieuwe code generator produceert compacte en efficiënte code bedoeld voor maximale performance met minimaal geheugengebruik. De code is bedoeld om te werken met veel gebruikte Real-Time Operating Systems zoals VxWorks®, Linux, µ-velOSity™ en OSEK®. Zoals bij alle gegenereerde code van de ASD:Suite is de C code verifieerbaar foutloos – een belangrijke verbetering vergeleken met alternatieve oplossingen.

Verum's CEO Robert Howe bevestigt het belang van de aankondiging: "Onze C code generator is ontwikkeld op verzoek van onze klanten zodat ze ASD:Suite kunnen gebruiken voor diep embedded toepassingen. Wij hebben een oplossing ontworpen met een enorme kleine runtime footprint en een statisch geheugen model dat de mogelijkheid geeft om de gegenereerde code te gebruiken in toepassing met een beperkt geheugen en minimale processor snelheid. Automotive en device control ontwikkelaars kunnen nu voordeel halen van een dramatische efficiënte en kwaliteit verbetering die de ASD:Suite brengt.

### Verum en Analytical Software Design (ASD)

De ASD:Suite elimineert alle fouten in het gedrag van complexe software ontwerpen. Dit levert een extreme kostenbesparing op voor het ontwikkelen, testen en onderhouden van software. De ASD:Suite automatische code generator reduceert de kosten van de software ontwikkeling nog verder zodat op de totale software ontwikkelingskosten een besparing optreedt van ten minste 30%. Het belangrijkste verschil tussen Verum's ASD:Suite en conventionele software ontwikkel gereedschappen die productiviteitsverbetering claimen is Verum's formele verificatie technologie Analytical Software Design: ASD levert de mogelijkheid om het ontwerp van software systemen wiskundig te controleren op compleetheid en correctheid, alvorens één enkele regelcode geschreven is.

Toonaangevende bedrijven zoals Philips Applied Technologies en Philips Medical Systems hebben bewezen dat ASD de productiviteit met een factor 3-10 verhoogt terwijl er tegelijk foutloze code wordt geleverd.

### Contact voor informatie:

Verum  
Stéphanie Bakker  
Tel: +31 40 2359090  
Email: [communications@verum.com](mailto:communications@verum.com)

Laan van Diepenvoorde 32  
5582 LA Waalre  
T +31 (0) 40 2359090  
F +31 (0) 40 2359099  
E [info@verum.com](mailto:info@verum.com)  
W [www.verum.com](http://www.verum.com)